

Einflussfaktor	Grad der Automatisierung		
	Manuell	IP-Zugriffs-Lösung	Prozess-Automation
Erkennung der FPGA-zu-UUT-Topologie	Manuelle Analyse	Manuelle Analyse	Automatisches Analyse-Werkzeug
Bereitstellung IP	Manuelle Entwicklung	Nutzung vordefinierter Funktions-IP	Bestandteil der Systemlösung
IP Mapping	Manuelles Mapping	Pre-Mapped IP	Pre-Mapped IP
IP-Pin-Konfigurierung	Manuelles Routing	Manuelles Routing	Automatisches Routing
IP-Ansteuerung	Komplett manuelles Scripting	Nutzung vordefinierter Zugriffs-Makros	Automatisches Scripting
Testdaten und Guarding-Vektor-Generierung	Manuell	Manuell	Automatischer Testprogramm-Generator
Erstellung des Gesamtprojektes	Manuell	Manuell	Automatisch
Diagnosegenerierung	Manuell	Manuell	Automatischer Diagnose-Generator
Zeitaufwand für gesamte Projekterstellung	Mehrere Tage bis mehrere Wochen	Mehrere Tage bis mehrere Wochen	Minuten-Bereich
Notwendige FPGA-Design-Kenntnisse und FPGA-Entwicklungs-Tools	Profundes Design-Wissen und komplette Toolchain	Profundes Design-Wissen und komplette Toolchain	keine

Tabelle 1. Charakterisierung diverser Implementierungsstrategien für FPGA-embedded Instruments.